



# **FUTURE KIT**

HIGH QUALITY ELECTRONIC KITS

**ແພນສາເຊີຕເຄຣື່ອງຮັບໂທຣັກພໍ່**  
**TELEPHONE EXPERIMENTAL BOARD**  
**CODE 324**

วงจรแพงสาขิตเครื่องรับโทรศัพท์ เป็นวงจรสาขิตการทำงานของเครื่องรับโทรศัพท์ที่หมายสำหรับการนำไฟเข้มส่องการสอนหรือใช้ในการเรียนรู้เกี่ยวกับการทำงานของเครื่องรับโทรศัพท์ ตัววงจรสามารถอ่านได้ทั้งระบบบอร์ดและพอล์ฟ มีจุดต่อ LINE OUT สำหรับต่อโทรศัพท์พวงได้

ข้อมูลทางด้านเทคนิค

- ไม่ใช้แหล่งจ่ายไฟ
  - ขนาดแพนวงจรพิมพ์ :  $4.91 \times 4.05$  นิว

การทํางานของวงจร

จากการจะสามารถแบ่งออกเป็น 3 ส่วนใหญ่ ด้วยกัน คือ ส่วนกำเนิดเสียง กระดิจิ้ง ส่วนปรีไมค์และขยายเสียงและส่วนสุดท้าย คือ ส่วนขยายหัสโนนและปั่นกดตัวกลๆ

การทำงานเริ่มจากในสภาวะปกติสิ่ง SW1 จะอยู่ในตำแหน่ง "STAND BY" และแรงดันที่ต่อครื่อรมอยภายในสายโทรศัพท์จะมีลักษณะเป็นไฟตรง ทำให้ส่วนกำเนิด สัญญาณกระดิ่งไม่สามารถทำงานได้ เนื่องมาจากถูก C14 กั้นเอาไว้ จนกระทั่งเมื่อ มี สัญญาณกระดิ่งเข้ามา จึงสัญญาณกระดิ่งที่วานี้จะมีลักษณะเป็นไฟสลับ จึงทำให้ แรงดันสามารถไฟหล่อ C14 ไปได้ จากนั้นจะถูก D5-D7 ทำการแปลงจากไฟสลับ เป็นไฟตรง และถูกลดแรงดันให้เหลือประมาณ 25 โวลต์ โดย ZD4, IC1/1 และ IC1/2 จะทำหน้าที่เป็นวงจรผลิตความถี่ ความถี่ที่ได้จะส่งไปเป็น IC1/3 ซึ่งทำหน้าที่เป็นวงจร บันไฟฟ้าร้อนสูงไปเข้าลำโพง PZ

เมื่อทำการเลื่อนสวิตช์ SW1 ไปที่ตำแหน่ง "ON" ส่วนกำนิดเสียงกระดิ่งก็จะหยุดทำงานทันที ส่วนปรีไมค์และขยายเสียงก็จะเริ่มทำงาน โดยเริ่มจาก เมื่อเรายุดใส MIC สัญญาณเสียงจะถูกส่งไปขยายโดย TR2 ซึ่งทำงานที่เป็นวงจรปรี放 omnip สัญญาณที่ถูกขยายนี้จะมีผลให้ TR1 ทำงานตามจังหวะของสัญญาณ จนเกิดการกระเพื่อมของแรงดัน แรงดันที่กระเพื่อมนี้จะถูกส่งออกไปสู่อย่างโทรศัพท์ พร้อมกันนั้นก็จะส่งไปเข้า TR3 เพื่อย้ายออกลำโพงต่อไป ส่วนเสียงที่ส่งมาจากอุปกรณานี้จะถูก TR3 ขยายหนีดีกว่านั้น

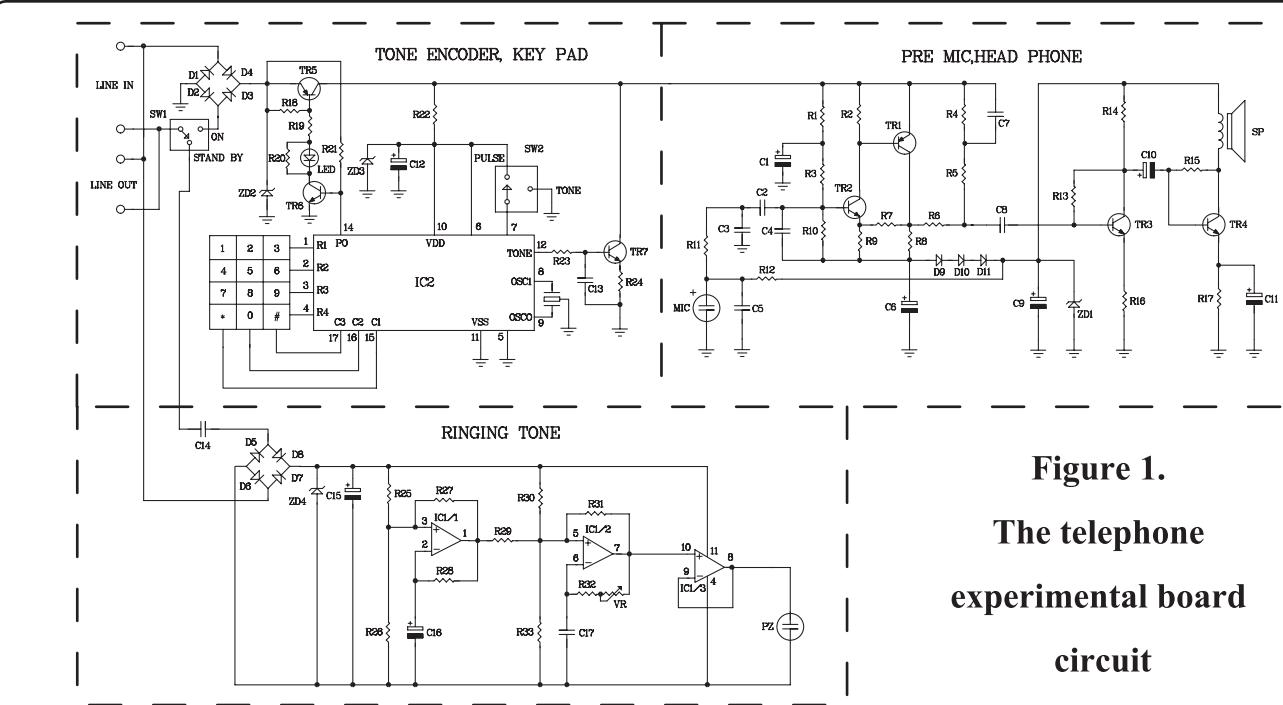
สวนสุทัศน์ฯ ได้ดำเนินการติดตั้ง IC2 ตามที่ได้ระบุไว้ในข้อ 1 ดังนี้ คือ ติดตั้ง IC2 ที่ช่อง IC2 ของ IC1 ที่ติดตั้งอยู่ที่ IC2 โดยเมื่อเราทำการกดปุ่มตัวเลข IC2 ก็จะทำการสร้างโหนเดี่ยวนี้ขึ้นมาแล้ว ส่งออกไปยังขา 12 ไปเข้า TR7 จากนั้นก็จะถูกส่งออกไปเข้าชุดสายโทรศัพท์ SW2 จะเป็นตัวเลือกกระบวนการของโหนเดี่ยวที่ต้องใช้ตัวต่อ IC2 นี้ หมายความว่าตัว IC2 จะต้องทำงานร่วมกับ IC1 ที่ติดตั้งอยู่ที่ IC2

[составляющие](#)

การประชุมปีบุรุษ  
รูปการลงอุปกรณ์และ การต่ออุปกรณ์ภายนอกและดึงไว้ในรูปที่ 2 ในการประกอบ  
วงจรควรจะเริ่มจากอุปกรณ์ที่มีความสูงที่น้อยที่สุดก่อน เพื่อความสวยงามและการ  
ประกอบที่ง่าย โดยไปหัวเริ่มจากไดโอดตามด้วยตัวทานกานและໄล์ความสูงไปเรื่อยๆ  
สำหรับอุปกรณ์ที่มีขั้วต่างๆ เช่น ไคโอด, คาปิเชิลเตอร์แบบอิเล็กทรอนิกส์และกระดาษซิส-  
เตอร์ เป็นต้น ควรใช้ความระมัดระวังในการประกอบของ ก่อนการใส่อุปกรณ์เหล่า  
นี้จะต้องให้ขั้วที่แผ่นวงจรพิมพ์กับตัวอุปกรณ์ให้ตรงกัน เพราะถ้าหากใส่กดันขั้วแล้ว  
อาจจะทำให้อุปกรณ์หรือวงจรเสียหายได้ วิธีการดูขั้วและการใส่อุปกรณ์นั้นได้แสดง  
ไว้ในรูปที่ 3 แล้ว ใน การบัดกรีให้ไข้หัวเพรงขนาดไม่มากิน 40 วัดต์ และใช้ตะเก็บกับบัดกรีที่  
มีอัตราส่วนของดีบุกและตะเก็บอยู่ระหว่าง 60/40 รวมทั้งจะต้องมีหนาประมาณอย  
ภายในตะเก็บด้วย หลังจากที่ได้ใส่อุปกรณ์และบัดกรีเรียบร้อยแล้ว ให้ทำการตรวจสอบ  
ความถูกต้องอีกครั้งหนึ่ง เพื่อให้เกิดความมั่นใจแก่ตัวเราเอง แต่ถ้าเกิดใส่อุปกรณ์ผิด  
ตำแหน่ง ควรใช้ที่คุกตักกับหัวร่อง漉ดขันคงกับ เพื่อบังกับความเสียหายที่อาจจะเกิด  
อันเลี่ยงวงจรพิมพ์ได

การทดสอบ

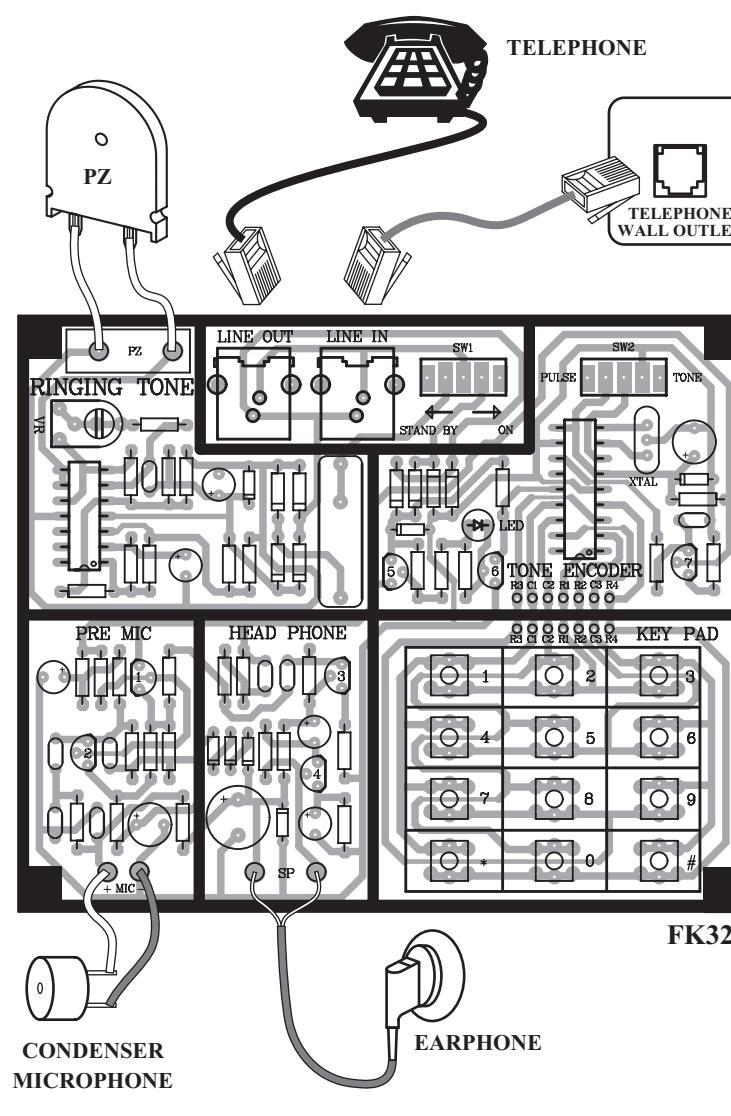
เมื่อประกอบวงจรเรซิ่ฟเฟอร์อยู่แล้ว ให้ตรวจสอบความเรียบรองอีกที่หนึ่ง เมื่อแนใจแล้วก็ให้นำสายโทรศัพท์มาต่อขาที่ 1 ของ "LINE IN" เลือนสวิตช์ SW1 มาที่ตำแหน่ง "STAND BY" และเลื่อนสวิตช์ SW2 ไปที่ตำแหน่ง "TONE" จากนั้นลองโทรศัพท์เข้ามา เราจะได้ยินเสียงกระดิ่งดังปรับ VR จนได้กระดิ่งที่ต้องสุด เลื่อนสวิตช์ SW1 มาที่ตำแหน่ง "ON" เสียงกระดิ่งจะหายไป พร้อมกับ LED จะติดสว่างขึ้น ทดลองพูดต่อตอนก้นทูฟ์โทรศัพท์มา ใช้ได้ก็ให้ลองกดปุ่มด้วยทุกปุ่มจะได้ยินเสียงโทندังออกมากุกครั้ง ถ้าเป็นไปตามนี้ ก็แสดงว่า วงจรพร้อมใช้งานแล้ว



# **Figure 1.**

## **The telephone experimental board circuit**

**Figure 2. Circuit Assembling**



**RESISTOR**

Symbol:  $R \dots \Omega$

Diagram: Shows a resistor with leads being inserted into a breadboard. Below it is a schematic symbol.

**ELECTROLYTIC CAPACITOR**

Symbol:  $C \dots \mu\text{F}$

Diagram: Shows an electrolytic capacitor with a polarity indicator (+) and a schematic symbol.

**TRANSISTOR**

Symbol: NPN and PNP types shown with terminals B, C, E and B, E, C respectively.

Diagram: Shows a transistor being inserted into a breadboard. Below it is a schematic symbol.

**Watch the polarity!**

**CERAMIC CAPACITOR**

Symbol:  $C \dots \mu\text{F}$

Diagram: Shows a ceramic capacitor with a schematic symbol.

**TACTILE SWITCH**

Symbol: SW

Diagram: Shows a tactile switch being inserted into a breadboard. Below it is a schematic symbol.

**DIODE AND ZENER DIODE**

Symbol: D and ZD

Diagram: Shows a diode and a zener diode with their respective schematic symbols.

**IC**

Symbol: A integrated circuit package.

Diagram: Shows an IC being inserted into a breadboard. Below it is a schematic symbol.

**Watch the position of the notch!**

**TRIMMER POTENTIOMETER**

Symbol:  $\text{VR} \dots \text{k}\Omega$

Diagram: Shows a trimmer potentiometer with a dial and a schematic symbol.

**LED**

Symbol: LED

Diagram: Shows an LED with its anode (A) and cathode (K) terminals. Below it is a schematic symbol.

**NOTE:**  
**TURE BOX FB09**  
uitable for this kit.